

● J₁₀ET Type

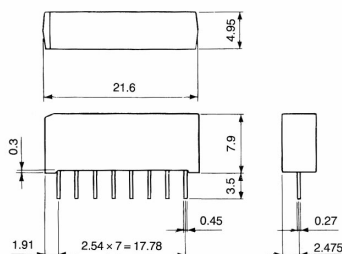


FEATURES / 特長

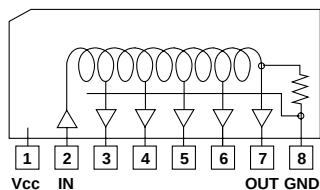
Built-in TTL logic element (equivalent to a 74S04).
Transfer-molded for high reliability.
SIP package saves board space.
Automated production process insures quality.

TTL論理素子（74S04相当）内蔵
トランスファーモールドによる高信頼性
SIPパッケージで省スペース
工程自動化による高品質

DIMENSIONS / 外形寸法図 (Unit:mm)



CONNECTIONS / 結線図



ELECTRICAL CHARACTERISTICS / 電気的特性

V_{cc} = 5 ± 0.01V, T_a = + 25 ± 2 , All values without load

(各タップ無負荷時)

Part Number	Total Delay (ns.) T _{PLH}	Delay per Tap (ns.)	Rise Time (ns.) Max
J10ET020LA	20 ± 2ns.	4 ± 2	4
J10ET025LA	25 ± 3ns.	5 ± 2	4
J10ET050LA	50 ± 3ns.	10 ± 2	4
J10ET075LA	75 ± 4ns.	15 ± 2.5	4
J10ET100LA	100 ± 5%	20 ± 3	4
J10ET125LA	125 ± 5%	25 ± 3	4
J10ET150LA	150 ± 5%	30 ± 3	4
J10ET200LA	200 ± 5%	40 ± 4	4
J10ET250LA	250 ± 5%	50 ± 5	4

GENERAL DATA / 一般仕様

Operating Temperature : 0 to + 70
Storage Temperature : - 55 to + 125
Temperature Coefficient : 550ppm/ (Typ.)
Minimum passing pulse width : 0.35 × T_{PLH} (20 ~ 50ns.)
0.30 × T_{PLH} (75ns. over)
Packing Style : Cartridge
Minimum packing quantity : 20 pcs/Cartridge

動作温度 : 0 ~ + 70
保存温度 : - 55 ~ + 125
温度係数 : 550ppm/ (Typ.)
最小通過パルス : 0.35 × T_{PLH} (20 ~ 50ns.)
0.30 × T_{PLH} (75ns.以上)
梱包形態 : カートリッジ
梱包最小数 : 20ヶ / カートリッジ